

# РОССИЙСКАЯ ФЕДЕРАЦИЯ



## ПАТЕНТ

НА ПОЛЕЗНУЮ МОДЕЛЬ

№ 139331

### РЕГУЛИРУЕМЫЙ СТАБИЛИЗАТОР ПОСТОЯННОГО ТОКА НАГРУЗКИ ИМПУЛЬСНОГО DC-DC ПРЕОБРАЗОВАТЕЛЯ ПОНИЖАЮЩЕГО ТИПА

Патентообладатель(ли): *Федеральное государственное автономное образовательное учреждение высшего профессионального образования "Волгоградский государственный университет" (RU), Подгорный Владимир Викторович (RU)*

Автор(ы): *Подгорный Владимир Викторович (RU)*

Заявка № 2013148246

Приоритет полезной модели 29 октября 2013 г.

Зарегистрировано в Государственном реестре полезных моделей Российской Федерации 14 марта 2014 г.

Срок действия патента истекает 29 октября 2023 г.

Руководитель Федеральной службы  
по интеллектуальной собственности

Б.П. Симонов



RU 139331 U1



ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

**(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ**

(21)(22) Заявка: 2013148246/07, 29.10.2013

(24) Дата начала отсчета срока действия патента:  
29.10.2013

Приоритет(ы):

(22) Дата подачи заявки: 29.10.2013

(45) Опубликовано: 10.04.2014 Бюл. № 10

Адрес для переписки:

400062, г. Волгоград, пр-кт Университетский,  
100, ВолГУ, ведущий специалист Цельник  
Галина Львовна

(72) Автор(ы):

Подгорный Владимир Викторович (RU)

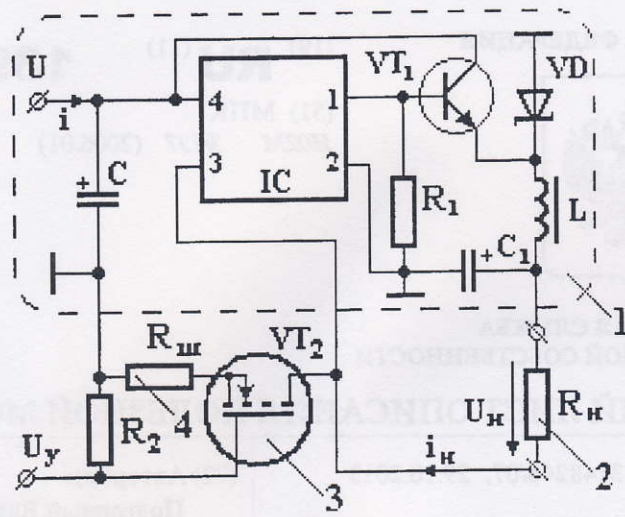
(73) Патентообладатель(и):

Федеральное государственное автономное  
образовательное учреждение высшего  
профессионального образования  
"Волгоградский государственный  
университет" (RU),  
Подгорный Владимир Викторович (RU)

**(54) РЕГУЛИРУЕМЫЙ СТАБИЛИЗАТОР ПОСТОЯННОГО ТОКА НАГРУЗКИ ИМПУЛЬСНОГО DC-DC ПРЕОБРАЗОВАТЕЛЯ Понижающего типа**

(57) Формула полезной модели

Регулируемый стабилизатор постоянного тока нагрузки импульсного DC-DC преобразователя понижающего типа, содержащий интегральную микросхему ШИМ-контроллера, внешние элементы DC-DC преобразователя понижающего типа, образующие чопперную схему, отличающийся тем, что нагрузка стабилизатора включена последовательно с линейным регулятором тока на n-канальном МДП-транзисторе с индуцированным каналом и шунтом, причем одна клемма нагрузки подключена к выходу чопперной схемы, другая клемма нагрузки подключена к стоку транзистора, с которого подается постоянное напряжение на вход обратной связи ШИМ-контроллера, исток транзистора соединяется с шунтом, вторая клемма шунта соединяется с общим проводом схемы, а на затвор транзистора подается управляющее напряжение.



RU 139331 U1

RU 139331 U1